

RD74LVC74 型双路带清零和置位 D 触发器

产品概述

RD74LVC74 是带异步清零、置位输入和互补输出的双 D 型触发器。时钟上升沿触发。

产品特点

- 低功耗
- 输出限流 24mA
- 传输速度快
- 各路信号传输延时相近
- 抗噪能力强
- 可靠性高
- 适应极端恶劣环境
- ESD \geq 2000V

特性说明

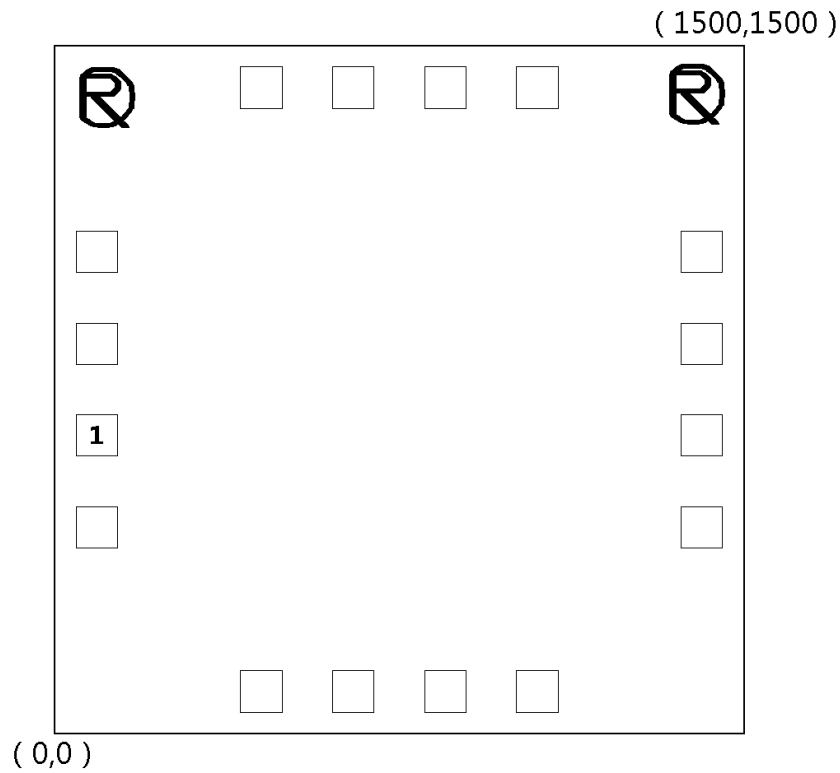
绝对最大额定参数

- 电源电压 (V_{CC}): -0.5V~+6.0V
- 输入电压 (V_{IN}): -0.5V~ $V_{CC}+0.5V$
- 输出电压 (V_{OUT}): -0.5V~ $V_{CC}+0.5V$
- 输入/输出钳位电流 (I_{IK}/I_{OK}): $\pm 20mA$
- 输出电流 (I_O): $\pm 50mA$
- 贮存温度 (T_{stg}): -65°C~+150°C
- 结温 (T_J): +175°C

推荐工作条件

- 电源电压 (V_{CC}): +1.8V~+3.3V
- 输入电压(V_I): 0V~ V_{CC}
- 输出电压 (V_{OUT}): 0V~ V_{CC}
- 工作环境温度 (T_c): -55°C~+125°C
- 输入时间变化率: 0~8ns/V

PAD 信息



序号	管脚	坐标
1	$\overline{CD}1$	(93.0, 650.0)
2	D1	(93.0 , 450.0)
3	CP1	(450.0 , 93.0)
4	$\overline{SD}1$	(650.0 , 93.0)
5	Q1	(850.0 , 93.0)
6	NC	(1050.0 , 93.0)
7	$\overline{Q}1$	(1407.0 , 450.0)
8	GND	(1407.0 , 650.0)
9	$\overline{Q}2$	(1407.0 , 850.0)
10	Q2	(1407.0 , 1050.0)
11	$\overline{SD}2$	(1050.0 , 1407.0)
12	CP2	(850.0 , 1407.0)
13	D2	(650.0 , 1407.0)
14	NC	(450.0 , 1407.0)
15	$\overline{CD}2$	(93.0, 1050.0)
16	V _{CC}	(93.0 , 850.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：1500um*1500um（不包含划片道尺寸）