

RD74LVC373 型八路三态输出 D 锁存器

产品概述

RD74LVC373 是八位带三态输出的 D 锁存器。

产品特点

- 低功耗
- 三态总线接口输出
- 输出限流 24mA
- 传输速度快
- 可靠性高
- 适应极端恶劣环境
- 抗噪能力强
- ESD \geq 2000V

特性说明

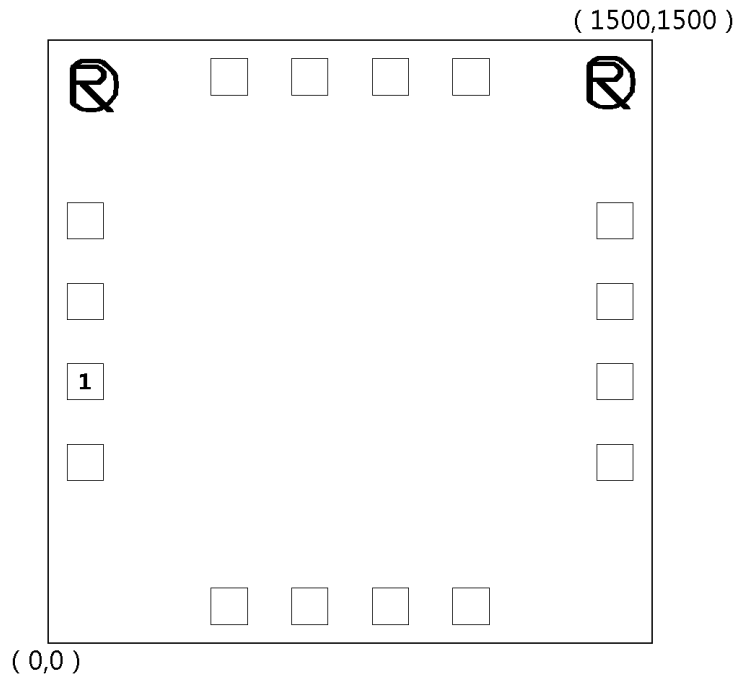
绝对最大额定参数

- 电源电压 (V_{CC}): -0.5 V~+6.0V
- 输入电压 (V_{IN}): -0.5 V~ $V_{CC}+0.5V$
- 输出电压 (V_{OUT}): -0.5V~ $V_{CC}+0.5V$
- 输入/出钳位电流 (I_{IK}/I_{OK}): $\pm 20mA$
- 输出电流 (I_o): $\pm 50mA$
- 贮存温度 (T_{stg}): -65 $^{\circ}C$ ~+150 $^{\circ}C$
- 最大功耗 (P_D): 500mW
- 结温 (T_J): +175 $^{\circ}C$

推荐工作条件

- 电源电压 (V_{CC}): +1.8V~+3.3V
- 输入电压 (V_{IN}): 0~ V_{CC}
- 输出电压 (V_{OUT}): 0~ V_{CC}
- 工作环境温度 (T_c): -55 $^{\circ}C$ ~+125 $^{\circ}C$
- 输入上升/下降时间 ($V_{CC}=3.6V$ 到 5.5V): 0 到 8ns/V

PAD 信息



序号	管脚	坐标
1	\overline{OE}	(93.0 , 650.0)
2	Q_0	(93.0 , 450.0)
3	D_0	(450.0 , 93.0)
4	D_1	(650.0 , 93.0)
5	Q_1	(850.0 , 93.0)
6	Q_2	(1050.0 , 93.0)
7	D_2	(1250.0 , 93.0)
8	D_3	(1450.0 , 93.0)
9	Q_3	(1807.0 , 450.0)
10	GND	(1807.0 , 650.0)
11	LE	(1807.0 , 850.0)
12	Q_4	(1807.0 , 1050.0)
13	D_4	(1450.0 , 1407.0)
14	D_5	(1250.0 , 1407.0)
15	Q_5	(1050.0 , 1407.0)
16	Q_6	(850.0 , 1407.0)
17	D_6	(650.0 , 1407.0)
18	D_7	(450.0 , 1407.0)
19	Q_7	(93.0 , 1050.0)
20	V_{CC}	(93.0 , 850.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：1500um*1500um（不包含划片道尺寸）