



RD74LVC165 型 8 位移位寄存器（串并行输入，串行输出）

产 品 概 述

RD74LVC165 是一款（串并行输入、互补串行输出）8 位反向移位寄存器。时钟上升沿触发。

产 品 特 点

- 输出限流 24mA
- 传输速度快
- 可靠性高
- 适应极端恶劣环境
- 抗噪能力强
- ESD $\geq$ 2000V

特 性 说 明

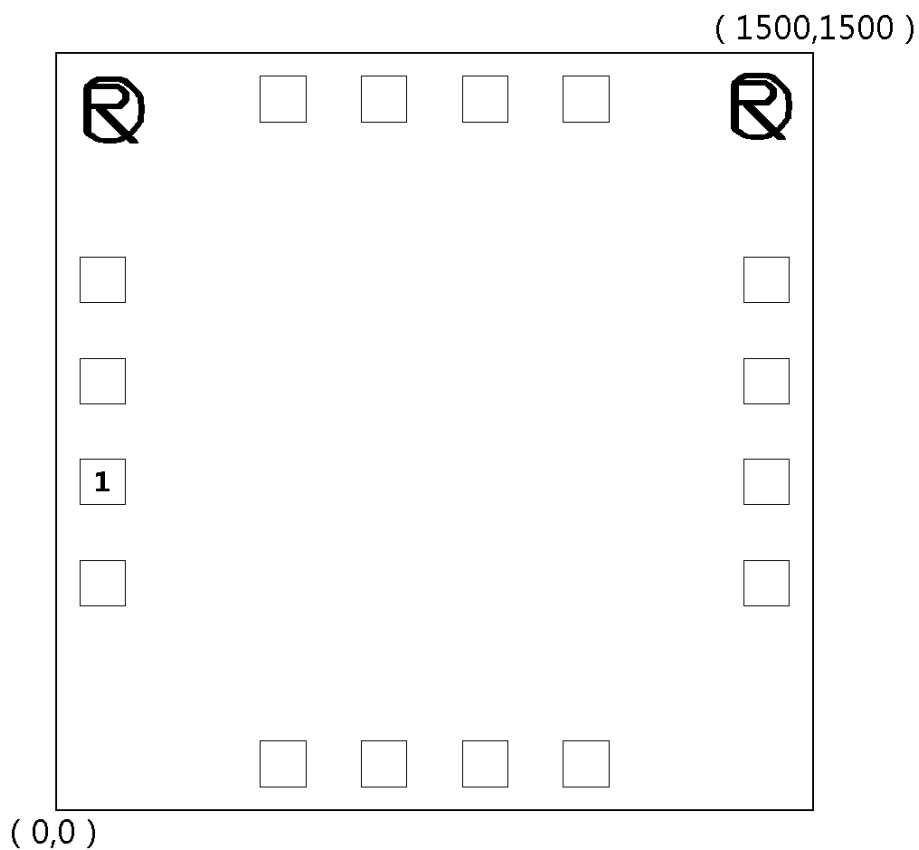
绝对最大额定参数

- 电源电压 (V_{CC}): -0.5 V $\sim$ +6.0V
- 输入钳位电流 (I_{IK}): ± 20 mA
- 输出钳位电流 (I_{OK}): ± 50 mA
- 输出电流 (I_O): ± 50 mA
- 贮存温度 (T_{stg}): -65 $^{\circ}$ C $\sim$ +150 $^{\circ}$ C
- 结温 (T_J): 175 $^{\circ}$ C

推荐工作条件

- 电源电压 (V_{CC}): +1.8V $\sim$ +3.3V
- 输入电压 (V_{IN}): 0 $\sim$ V_{CC}
- 输出电压 (V_{OUT}): 0 $\sim$ V_{CC}
- 工作环境温度 (T_A): -55 $^{\circ}$ C $\sim$ +125 $^{\circ}$ C

PAD 信息



序号	管脚	坐标
1	SH/ $\overline{\text{LD}}$	(93.0, 650.0)
2	CLK	(93.0 , 450.0)
3	E	(450.0 , 93.0)
4	F	(650.0 , 93.0)
5	G	(850.0 , 93.0)
6	H	(1050.0 , 93.0)
7	$\overline{\text{QH}}$	(1407.0 , 450.0)
8	GND	(1407.0 , 650.0)
9	QH	(1407.0 , 850.0)
10	SER	(1407.0 , 1050.0)
11	A	(1050.0 , 1407.0)
12	B	(850.0 , 1407.0)
13	C	(650.0 , 1407.0)
14	D	(450.0 , 1407.0)
15	CLK INH	(93.0, 1050.0)
16	V_{CC}	(93.0 , 850.0)

说明：标准 PAD 尺寸为：90um X 90um。

芯片尺寸：1500um*1500um（不包含划片道尺寸）