

RD74HC112 型双路下降沿 J-K 触发器（带清零和置位）

产品概述

RD74HC112 是带置位和清零端的双 J-K 触发器，时钟下降沿触发。

产品特点

- 低功耗
- 传输速度快
- 可靠性高
- 抗噪能力强
- 适应极端恶劣环境
- 电源电压：+2.0V~+6.0V
- ESD \geq 2000V

特性说明

绝对最大额定参数

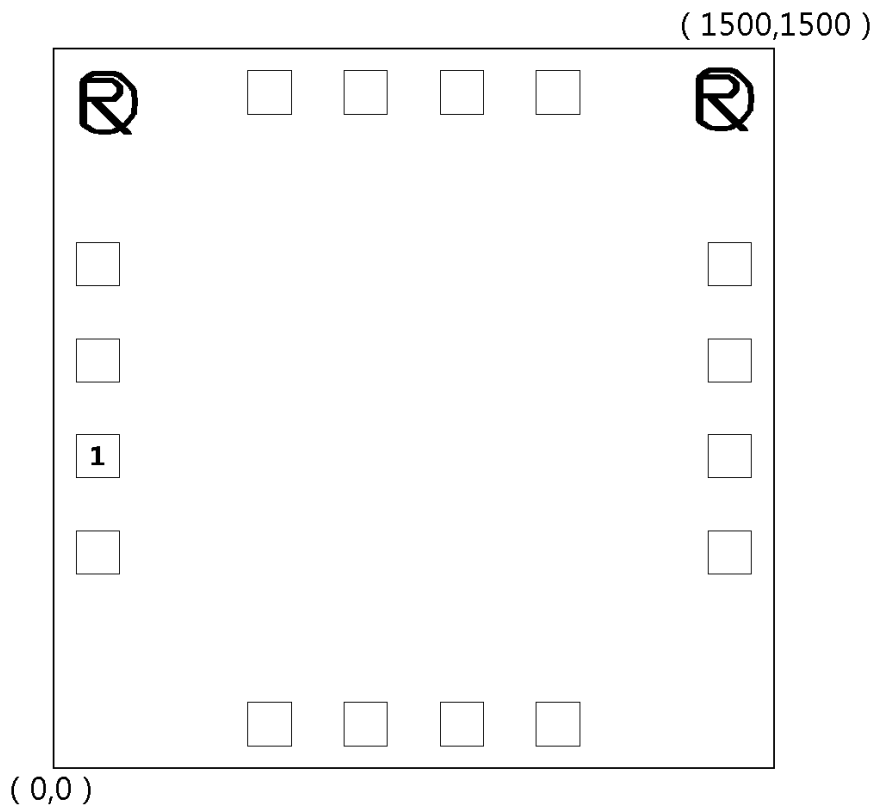
- 电源电压 (V_{CC}): -0.5 V~+7.0V
- 输入电压 (V_{IN}): -0.5 V~ $V_{CC}+0.5V$
- 输出电压 (V_{OUT}): -0.5V~ $V_{CC}+0.5V$
- 连续输出电流 (I_{OUT}): $\pm 25mA$
- 贮存温度 (T_{stg}): -65 $^{\circ}C$ ~+150 $^{\circ}C$
- 最大功率损耗 (P_D): 500mW
- 连接点温度 (T_J): 175 $^{\circ}C$

推荐工作条件

- 电源电压 (V_{CC}): +2.0V~+6.0V
- 工作环境温度 (T_A): -55 $^{\circ}C$ ~+125 $^{\circ}C$
- 输入上升或下降时间 (t_r , t_f)

$V_{CC}=2.0V$	0~1000ns
$V_{CC}=4.5V$	0~500ns
$V_{CC}=6.0V$	0~400ns

PAD 信息



序号	管脚	坐标
1	CLK1	(93.0, 650.0)
2	K1	(93.0 , 450.0)
3	J1	(450.0 , 93.0)
4	SET1	(650.0 , 93.0)
5	Q1	(850.0 , 93.0)
6	$\bar{Q}1$	(1050.0 , 93.0)
7	$\bar{Q}2$	(1407.0 , 450.0)
8	GND	(1407.0 , 650.0)
9	Q2	(1407.0 , 850.0)
10	SET2	(1407.0 , 1050.0)
11	J2	(1050.0 , 1407.0)
12	K2	(850.0 , 1407.0)
13	CLK2	(650.0 , 1407.0)
14	RESET2	(450.0 , 1407.0)
15	RESET1	(93.0, 1050.0)
16	V _{CC}	(93.0 , 850.0)

说明：标准 PAD 尺寸为：90um X 90um。
 芯片尺寸：1500um*1500um（不包含划片道尺寸）